

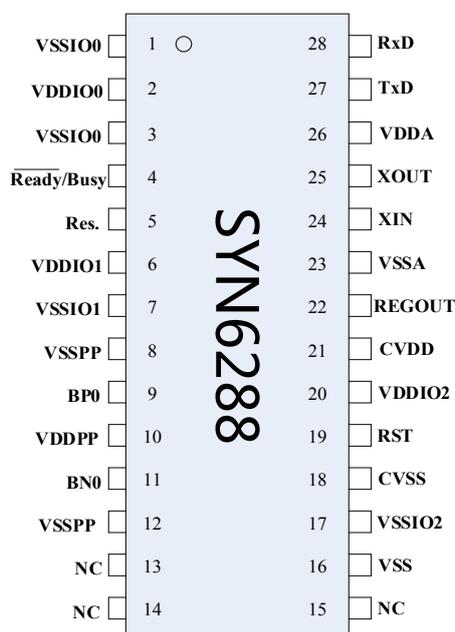
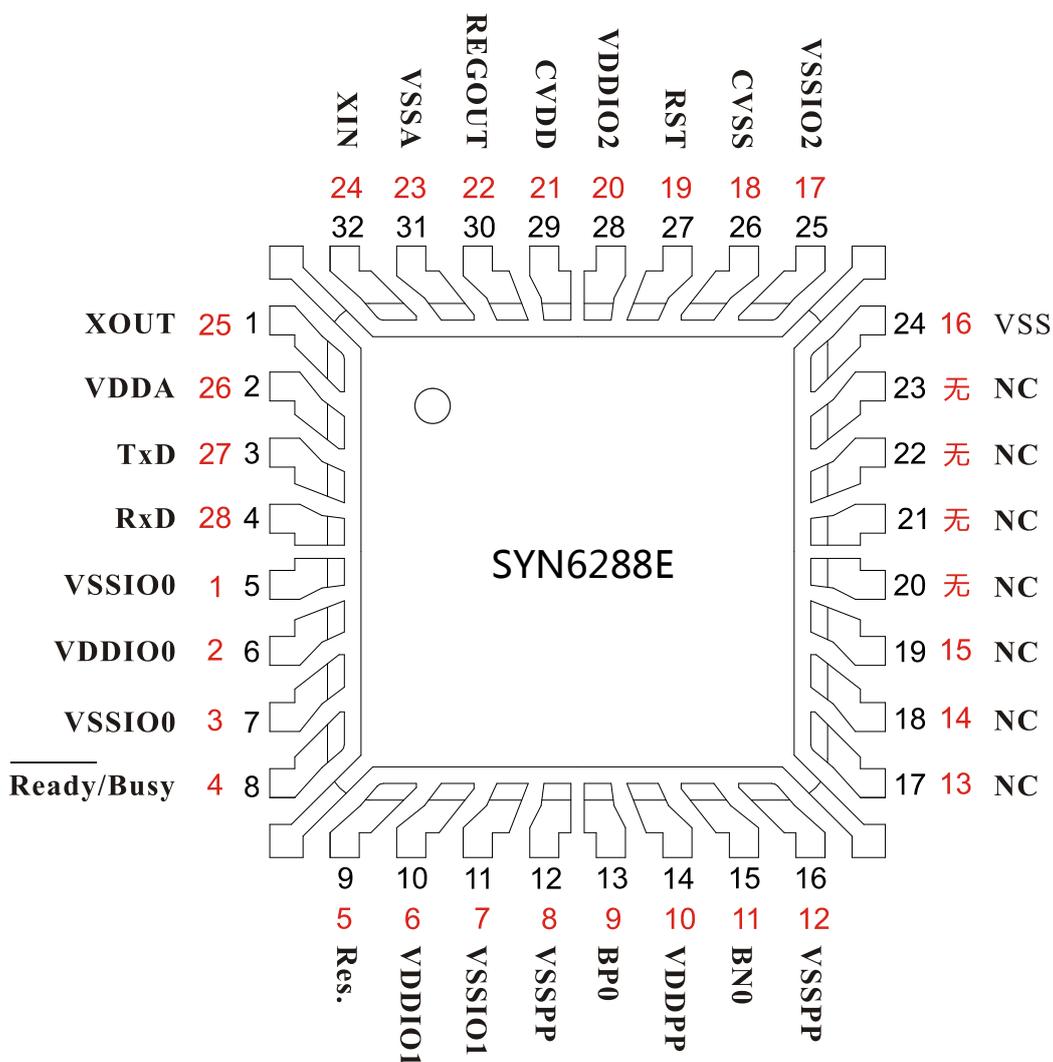
# SYN6288E 与 SYN6288 管脚对比说明

SYN6288E（新封装）的管脚定义、外围电路与 SYN6288 一致，仅仅改变管脚顺序；SYN6288E 的合成效果，控制方式，及所有的控制命令和 SYN6288 完全一致，用户不需要为此次改变修改控制程序。

SYN6288 换成 SYN6288E 后，客户的硬件电路板需做改动，生产前需要修改硬件电路板的 PCB 图。SYN6288E 和 SYN6288 的尺寸相差不大。SYN6288E 芯片的管脚的数量更多（多出的仅为一些无用的管脚），SYN6288 原来的管脚都在（管脚定义、管脚相对顺序、外围电路都没变）。

# SYN6288 与 SYN6288E 引脚对比图

说明：SYN6288E 的管脚序号为黑色字体，SYN6288 的管脚序号为红色字体



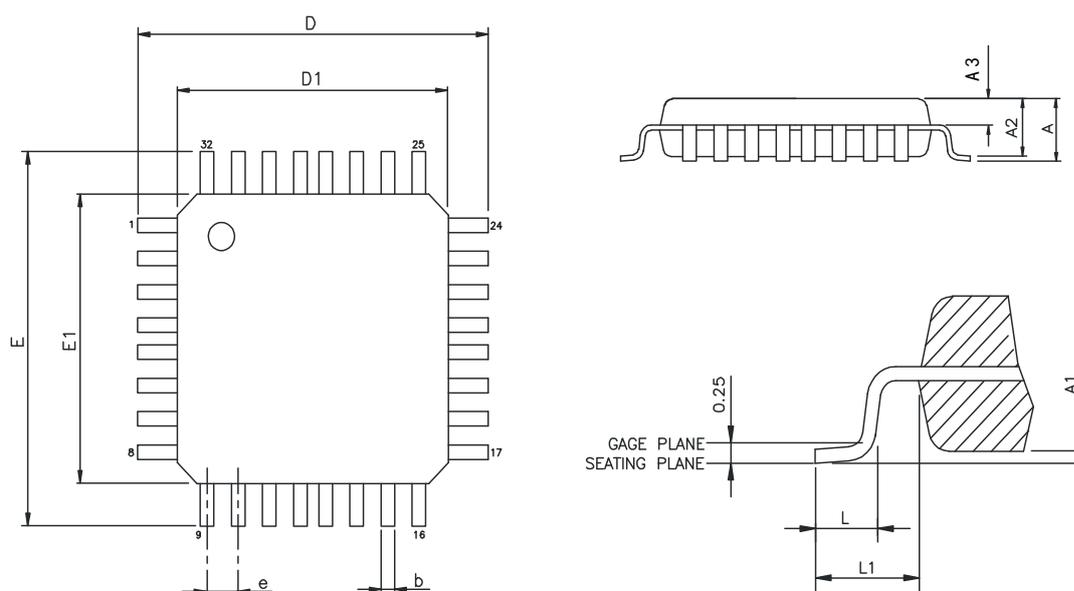
## SYN6288E 与 SYN6288 引脚定义对比

SYN 6288E	SYN 6288	引脚	说明	SYN 6288E	SYN 6288	引脚	说明
1	25	XOUT	高速晶振输出	17	13	NC	-----
2	26	VDDA	内部稳压电源正极	18	14	NC	-----
3	27	TxD	串口数据发送, 初始波特率为 9600bps	19	15	NC	-----
4	28	RxD	串口数据接收, 初始波特率为 9600bps	20	无	NC	-----
5	1	VSSI00	总线模块 0 电源负极	21	无	NC	-----
6	2	VDDI00	总线模块 0 电源正极	22	无	NC	-----
7	3	VSSI00	总线模块 0 电源负极	23	无	NC	-----
8	4	Ready/Busy-STATUS 引脚	低电平表示 CHIP 空闲, 可接收上位机发送的命令和数据; 高电平表示 CHIP 忙, 正在进行语音合成并播音;	24	16	VSS	电源负极一与语音合成芯片基板一体, 必须与 PCB 布线的地 (GND) 或负板 (VSS) 相连结。
9	5	Res.	Res 引脚	25	17	VSSI02	总线模块 2 电源负极
10	6	VDDI01	总线模块 1 电源正极	26	18	CVSS	处理器电源负极
11	7	VSSI01	总线模块 1 电源负极	27	19	RST	芯片复位, 低电平触发有效
12	8	VSSPP	语音输出模块电源负极	28	20	VDDI02	总线模块 2 电源正极
13	9	BP0	推送 DAC 语音输出 1	29	21	CVDD	处理器电源正极
14	10	VDDPP	语音输出模块电源正极	30	22	REGOUT	电压自动调节输出
15	11	BN0	推送 DAC 语音输出 2	31	23	VSSA	内部稳压电源负极
16	12	VSSPP	语音输出模块电源负极	32	24	XIN	高速晶振输入

## SYN6288E 与 SYN6288 封装尺寸对比

芯片型号	封装信息	
	封装名称	封装描述
SYN6288E	LQFP32L	32 脚 芯片 7mm×7mm×1.4mm
SYN6288	SSOP28L	28 脚 芯片 10.2mm×5.3mm×1.75mm

## SYN6288E 封装数据



标注	尺寸	最小 (mm)	最大 (mm)	标注	尺寸	最小 (mm)	最大 (mm)
A		----	1.60	E		8.80	9.20
A1		0.05	0.15	E1		6.90	7.10
A2		1.35	1.45	e		0.80BSC	
A3		0.59	0.69	b		0.33	0.41
D		8.80	9.20	L		0.45	0.75
D1		6.90	7.10	L1		1.00REF	

芯片封装图